

## PATENT ABSTRACTS OF JAPAN

(11) Publication number: 09051163 A

(43) Date of publication of application: 18.02.97

(51) Int. CI

H05K 3/38

C08J 7/00

C08J 7/00

C08J 7/00

H05K 1/03

// C08L 79:00

(21) Application number: 07220526

(22) Date of filing: 29.08.95

(30) Priority:

31.05.95 JP 07133514

(71) Applicant:

MITSUI TOATSU CHEM INC

(72) Inventor:

**MIYASHITA TAKEHIRO** 

**WAMORI AKIRA FUKUDA SHIN** 

**FUKUDA NOBUHIRO** 

#### (54) FLEXIBLE CIRCUIT BOARD

#### (57) Abstract:

PROBLEM TO BE SOLVED: To provide the flexible circuit board which has an excellent adhesion of a thin metal film and a polyimide film, and to provide the flexible circuit board which enables an excellent minute processing of the thin metal film.

SOLUTION: Plasma processing is performed by the plasma containing oxygen on at least one surface of a polyimide film, and thereafter a thin metal film is formed. Thus, a flexible circuit board is obtained. Basically, the surface roughness of the polyimide film after the plasma processing is from 5nm to 100nm.

COPYRIGHT: (C)1997,JPO

(19)日本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平9-51163

(43)公開日 平成9年(1997)2月18日

(51) Int.Cl. <sup>6</sup>		識別記号	庁内整理番号	FΙ					技術表示箇所	
H05K	3/38		6921-4E	H051	ζ	3/38		Α		
C 0 8 J	7/00	CFG		C08	ı	7/00		CFG		
		301				-		301		
		306						306		
H05K	1/03	610	7511-4E	H051	ζ	1/03		610N		
			審查請求	未請求	水水	項の数3	OL	(全 9 頁)	最終頁に続く	
(21)出願番号		特願平7-220526		(71)出	類人	. 000003	3126			
						三井東	圧化学	株式会社		
(22)出願日		平成7年(1995) 8月29日		東京都千代田区段が関三丁目2番5号						
				(72)発	<b>妈者</b>					
(31)優先権主張番号		特願平7-133514			神奈川	I県横浜	市栄区笠間町	1190番地 三井		
(32)優先日		平7 (1995) 5 月31	東圧化学株式会社内							
(33)優先権主張国		日本(JP)	(72)発	明者	岩森・暁					
						神奈川	<b> 県横浜</b>	市栄区笠間町	1190番地 三井	
				東田			化学株式会社内			
			(72)発	明者	福田	钟				
						神奈川	神奈川県横浜市栄区笠間町1190番地 三井			
						東圧化	学株式	会社内		
									最終頁に続く	

## (54) 【発明の名称】 フレキシブル回路基板

## (57)【要約】

【構成】 ポリイミドフィルムの少なくとも一方の面に、酸素を含むプラズマによりプラズマ処理を行った後に金属薄膜を形成したフレキシブル回路基板にして、基本的には、当該プラズマ処理を行った後のポリイミドフィルムの表面粗さが5 nmから 100 nm 迄であるフレキシブル回路基板。

【効果】 金属薄膜とポリイミドフィルムの密着性に 優れるフレキシブル回路基板を提供するとともに、金属 薄膜の数10μm 以下の微細加工に優れたフレキシブル回 路基板を提供する。

20

#### 【特許請求の範囲】

【請求項1】 ポリイミドフィルムの少なくとも一方の 面に、酸素を含むプラズマによりプラズマ処理を行った 後に金属薄膜を形成したフレキシブル回路基板にして、 当該プラズマ処理を行った後のポリイミドフィルムの表面 狙さが 5 mmから 100mm 迄であるフレキシブル回路基板。

【請求項2】 金属薄膜の形成時にポリイミドフィルム を 150℃から 500℃の温度に加熱する請求項1に記載の フレキシブル回路基板。

【請求項3】.金属薄膜の形成後に非酸化性の雰囲気において 150℃から 500℃の温度でポリイミドフィルムの 熱処理を行う請求項1または2に記載のフレキシブル回路基板。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、金属薄膜とポリイミド基材の密着性に優れ、かつ、電機、電子および半導体産業の微細加工に対応したフレキシブル回路基板に関する。

#### [0002]

【従来の技術】従来、絶縁性ポリマーフィルム上に金属 薄膜が形成されたフレキシブル回路基板は膜厚約10μm 以上の金属フィルムとポリマーフィルムとを接着剤で接合したものがあるが、接着剤の熱的特性がポリマーフィルムの性能に劣ることや接合される金属フィルムの膜厚が10μm 以上と厚いために、数10μm の微細加工が困難である等の理由から半導体産業における高密度配線に対応できない、寸法安定性が悪い、製品にそりがある等の問題があった。

【0003】これを解決するために接着剤なしで金属フィルムを形成する技術が検討されてきた。これは、真空蒸着、スパッタリング、イオンプレーティング、イオンクラスターピーム等の物理的薄膜形成方法により金属薄膜を形成した後、必要に応じて該金属膜厚をメッキ等により膜厚を増加させた後、回路パターンの形成を行うものである。この材料においては金属薄膜の膜厚が $10\,\mu\mathrm{m}$ 以下と薄いため数 $10\,\mu\mathrm{m}$  幅の微細加工も容易である。すなわち、上記のごとくして形成された回路パターンを基にして電解メッキ等によりさらに金属を堆積、成長させることにより、微細加工された導電体を形成する技術である。

【0004】従来、ポリイミド上に銅で代表される金属 薄膜を形成しようとする場合に、銅とポリイミドの接着 力が低く実用に耐えないという問題があった。これを解 決するための従来の方法としては、特開昭52-136284号あるいは特開昭55-34415号に示されるように、銅導体とポリイミドの間にチタンやニッケル等の接着性の金属を挿入する方法、特開昭52-24172号あるいは52-137674号に示される様に ポ

リイミドフィルムを薬液処理した後に無電解めっきによ り金属薄膜を形成する方法、特開昭56-22331号 に示されるように、ポリイミドフィルムを薬液処理した 後に真空成膜手段により金属層を形成する方法、ポリイ ミドフィルムを薬液処理することにより改質層を形成し た後、真空成膜手段により改質層中に金属を拡散させる 方法等があった。しかしながら、接着性の金属を用いる 方法においては電気抵抗値の増加ならびにエッチング時 に接着性の金属は通常用いられるエッチング液ではエッ チングされ難く2種のエッチング工程を経なければなら ない。また、無電解めっきを用いる方法においては接着 性が低いという問題が生じる。特に接着性においては、 90度ピール試験において実用に耐えうる密着強度である 1.0kg/cm以上のピール強度を得ることは困難である。さ らに、真空成膜手段によって金属薄膜を成膜する場合、 薬液処理によるポリイミドフィルムの改質を行う場合に は、洗浄および乾燥工程を経なければ真空成膜装置中へ の導入を行うことはできず、工業的プロセス上必ずしも 好ましいものではない。

【0005】さらに、特公平2-279331号に示されるように表面粗さや水の接触角および熱膨張係数を規定することにより密着力およびカールのないフレキシブル回路基板を得る方法が開示されているが、該公報により規定される値に該当するボリイミドフィルムにおいても、アルゴンプラズマ処理によって表面を粗面化した場合においては、実用に耐え得る密着強度である1 kg/cmを得ることはできない。事実、密着力の強度測定が粘着テープを用いたピール試験であり1kg/cm以上のピール強度を想定していないことは容易に推定される。

## 30 [0006]

【発明が解決しようとする課題】本発明は、前記従来技術の実情を考慮してなされたものであり、従来作製困難であった、1 kg/cm以上のピール強度を有し、かつ、電気、電子および半導体産業の微細加工に対応したフレキシブル回路基板を提供することである。

## [0007]

【課題を解決するための手段】本発明者らは、鋭意検討を重ねた結果、ポリイミドフィルムの少なくとも一方の面にプラズマ処理を行った後に金属薄膜を形成したフレキシブル回路基板において、当該プラズマ中に酸素を含有し、プラズマ処理を行った後のポリイミドフィルムの表面粗さが5nmから100nm迄である場合に、ピール強度1kg/cm以上の値が容易に得られることを見いだし、さらに、金属薄膜の成膜時にポリイミドフィルムを150℃から500℃の温度に加熱した場合、ならびに、金属薄膜の形成後に非酸化性の雰囲気において150℃から500℃の温度で熱処理を行うことによりさらにピール強度が向上することを見いだし本発明を完成するに至った。

の接着性の金属を挿入する方法、特開昭52-2417 【0008】すなわち本発明は、ポリイミドフィルムの 2号あるいは52-137674号に示される様に、ポ 50 少なくとも一方の面にプラズマ処理を行った後に金属薄

膜を形成したフレキシブル回路基板であり、当該プラズマ中に酸素を含有し、プラズマ処理を行った後のポリイミドフィルムの表面租さが5 mmから 100mm迄であるフレキシブル回路基板であり、さらに、金属薄膜の成膜時にポリイミドフィルムを 150℃から 500℃の温度に加熱したフレキシブル回路基板であり、金属薄膜の形成後に非酸化性の雰囲気においてポリイミドフィルムを150℃から 500℃の温度で熱処理を行うことを特徴とするフレキシブル回路基板である。

#### [0009]

【発明の実施の形態】以下、本発明を詳細に説明する。本発明においてプラズマ処理とは、ポリイミドフィルム基材をグロー放電中に曝す工程である。プラズマを発生させることは、プラズマ発生用電極に、直流または交流の電圧を印加することにより可能であり、交流の周波数としては、20Hz~100MHzを用いることが可能である。特に、商用電力の周波数である50Hzや60Hz、電波法上使用が認められている13.56MHzが、利用上好ましい周波数である。しかしながら、この直流も含めたプラズマ発生用周波数の値は、本発明を実施する上で、何等支障を与えるものではない。

【0010】プラズマを発生させるための電力は、電力 密度換算において、1 mWcm-2~100Wcm-2を用いる。プラ ズマ発生用電極としては平行平板型等の電極を用いるこ とができるが、当業者が容易に理解するところの、DCス パッタ装置、RFスパッタ装置、DCマグネトロンスパッタ 装置、RFマグネトロンスパッタ装置においても基板を設 置するスパッタターゲットの対抗電極側、すなわち基板 ホルダー側をカソードあるいはアノードとすることによ っても、容易にプラズマ処理は可能である。しかして酸 30 索を含有するプラズマを発生させるには、プラズマを発 生させるのに用いるガスとして酸素、酸素と他のガスと の混合ガス、あるいは分子内に酸素を含有するガスを選 択することにより可能である。酸素との混合に用いられ るガスとしては三フッ化窒素、四フッ化炭素等のエッチ ング用ガスが挙げられる。これらのガスの酸素との混合 割合は特に限定されるものではなく、混合ガス中の酸素 の割合が1~99%の割合で可能であるが、好ましくは、 50~99%の割合である。また、酸素を含有するガスとし ては亚酸化窒素、一酸化炭素、二酸化炭素などが上げら

【0011】プラズマ処理時の圧力は特に限定されるものではないが、具体的には、大気圧~10 <sup>5</sup> Torrの範囲である。プラズマ処理時間については、プラズマ処理時の電力密度、圧力、プラズマ処理を行う装置の形状、機能により異なるので、表面粗さが5~100nm となるように適宜考慮して決定する。例えば、工業的な生産設備に用いられるロールツーロール式のスパッタ装置においては、フィルムの送り速度、プラズマ処理の後の工程で行う金属海膜の成膜膜厚、成膜速度等を考慮して適宜選択 50

する。プラズマ処理後のポリイミドフィルムの表面粗さが5mよりあまり小さい場合には、充分なピール強度の値が得られず、また、表面粗さが100mよりあまり大きい場合には基材の凹凸が回路形成時の障害となる。表面粗さが10mから70mにおいては一層効果的であり、高いピール強度の値が得られる。

【0012】本発明における表面組さとは、2乗平均租さである。本発明において表面組さの測定は、たとえばセイコー電子工業製の原子間力顕微鏡(AFM)SFA300を用いて、走査範囲20μm□、256ライン、256ビクセルの分解能で測定を行ったものとする。

【0013】 金属薄膜の形成は、後記するように、一般的な成膜方法が採用でき、真空蒸着法、スパッタリング法、CVD法、イオンプレーティング法、イオンクラスタービーム法等乾式の形成方法を好適に利用することができるが、その形成の際のポリイミドフィルムの加熱は、赤外線ランプヒーターによるポリイミドフィルムの基板表面側からの加熱、基板ホルダーに組み込まれたsicヒーター等による基板裏面側からの加熱など当業者が容易に理解できる方法により行える。

【0014】金属薄膜成膜中および金属薄膜成膜後の加熱処理時の基板温度は、基板加熱用ヒーターや基板ホルダーに付属した熱電対等の当業者が容易に理解できる方法により可能である。この温度は、基板温度を正確に示さないことがしばしば有る為予め温度の校正を行うことが好ましい。校正を行う方法として、温度により変色する途科を基板に塗布し成膜室内に揮入し、熱電対により表示される温度との差異を測定する方法が一般的に用いられる。

【0015】本発明においては、金属薄膜を成膜時に150℃~500℃の温度にポリイミドフィルムを加熱したり、金属薄膜成膜後に非酸化性の雰囲気において150℃~500℃の温度でポリイミドフィルムの熱処理を行うことが好ましい。金属薄膜の成膜時のポリイミドフィルムの加熱および金属薄膜成膜後のポリイミドフィルムの熱処理効果は定かではないが、熱的効果によりポリイミドフィルム表面の銅ー炭素間もしくは銅ー酸素間の結合を促進するためと考えられる。銅薄膜成膜時のポリイミドフィルムの加熱温度は150℃~500℃の範囲が好ましい。150℃よりあまり低い温度ではポリイミ度は得られず、500℃よりあまり高い温度ではポリイミ

【0016】なお、金属薄膜の成膜後の熱処理についても金属薄膜成膜時の加熱と基本的に同様な条件、方法により容易に行える。その場合、非酸化性の雰囲気において熱処理を行うが、本発明において熱処理を行うための非酸化性の雰囲気とは、窒素、水素やヘリウム、ネオン、アルゴン、キセノン等の不活性ガス雰囲気あるいはこれらの2種以上のガス雰囲気あるいはこれらの2種以上のガある。不活性ガス雰囲気あるいはこれらの2種以上のガ

ドフィルム基材の分解および脆化が問題となる。

スの混合雰囲気の圧力は特に限定されるものではない が、具体的には、10<sup>-3</sup>torr~100 気圧、工業的プロセス の実用性を考えた場合、10-3torr~10気圧が好ましい値 である。また、真空中とは、当業者が金属の酸化が容易 に進行しないと考えられる減圧状態のことであり、具体 的には、10-3~10-10 torr であり、さらに好ましくは10 -6~10-10 torr である。10-10 torr 未満の圧力は技術的 な困難さならびに工業的プロセスを考えた場合、コスト 上の問題により好ましくない。また、熱処理を行う時間 につては熱処理温度に依存するが、高々10分から1時間 で充分である。また、1 torr~大気圧の範囲において は、ガス導入系とガス排気系を備えた減圧乾燥機を用い ることが、また、大気圧から100気圧においてはオート クレーブなどを使用できることは、当業者が容易に理解 できることである。

【0017】本発明における金属薄膜とは、導電性で回 路に使用しうる金属のものであれば特に限定するもので はないが、好ましくは銅薄膜である。銅以外にはニッケ ル、チタン、コパルト、モリブテン、アルミ、タングス テン、銅ーシリコン、合金なども好適に使用しうる。こ れは代表的な回路形成用の材料である。以下、銅薄膜を 例としてて更に詳しく述べると、好ましくは純度 99.99 %以上の銅が用いられる。銅薄膜は 100nm以上の膜厚に 形成されるが、本発明はフレキシブル回路基板であり、 そのままで用いられるよりもメッキ工程、半田工程を経 て回路が形成される。これらの後工程のことを考慮する と回路加工を容易にするためには膜厚は200nm 以上であ ることが望ましい。

【0018】 金属薄膜の形成は、真空蒸着法、スパッタ リング法、CVD法、イオンプレーティング法、イオン クラスタービーム法等乾式の形成方法を好適に利用する ことができる。薄膜の接着性や薄膜の制御性に優れたス パッタリング法が特に用いるに好ましい方法である。ス パッタリングの方法において、特に限定される条件はな い。形成すべき薄膜に対応させて適宜ターゲットを選択 して用いることは当業者の理解するところである。スパ ッタリングの方法にも限定される条件はなく、DCスパ ッタ法、DCマグネトロンスパッタ法、RFスパッタ 法、RFマグネトロンスパッタ法、イオンビームスパッ タ法等の方法が有効に用いられる。

【0019】ポリイミドフィルムの膜厚は特に限定され る条件はないが、通常10μm ~125μm 程度の膜厚のポ リイミドフィルムが用途に応じて適宜選択されて用いら れる。ポリイミドフィルムとして具体的な例を示すと、 カブトン、ユーピレックス、アピカル等の商品名として 市場で入手できるポリイミドフィルムを有効に用いるこ とができる。さらに、ピロメリット酸無水物、ビフタル 酸無水物、ベンゾフェノンテトラカルボン酸無水物、オ キシジフタル酸無水物、ハイドロフランジフタル酸無水 物等の酸無水物と、メトキシジアミノベンゼン、4,

4'-オキシジアニリン、3,4'-オキシジアニリ ン、3、3'ーオキシジアニリン、ビスジアニリノメタ ン、3, 3'ージアミノゼンゾフェノン、p, pーアミ ノフェノキシベンゼン、p, m-アミノフェノキシベン ゼン、m, p-アミノフェノキシベンゼン、m, m-ア ミオフェノキシベンゼン、クロルーmーアミノフェノキ シベンゼン、pーピリジンアミノフェノキシベンゼン、 mーピリジンアミノフェノキシベンゼン、pーアミノフ ェノキシビフェニル、m-アミノフェノキシビフェニ ル、pービスアミノフェノキシベンジスルホン、mービ スアミノフェノキシベンジスルフォンpービスアミノフ ェノキシベンジルケトン、mービスアミノフェノキシベ ンジルケトン、pービスアミノフェノキシベンジルヘキ サフルオロプロパン、mービスアミノフェノキシベンジ ルヘキサフルオロプロバン、mービスアミノフェノキシ ベンジルヘキサフルオロプロパン、pービスアミノフェ ノキシベンジルプロパン、o-ビスアミノフェノキシベ ンジルプロパン、mービスアミノフェノキシベンジルプ ロパン、pージアミノフェノキシベンジルチオエーテ

[0020]

【実施例】以下、実施例により本発明をさらに具体的に 説明するが、本発明は以下の実施例になんら制限される ものではない。

ル、m-ジアミノフェノキシベンジルチオエーテル、イ

ンダンジアミン、スピロビジアミン、ジケトンジアミン

等のアミンとを反応、イミド化して形成されるポリイミ ドも本発明に効果的に用いることができる。以下、実施

例により本発明の実施の態様の一例を説明する。

実施例1

ポリイミドフィルムとして膜厚が50μm のカプトンV (東レデュポン社製)を用い、片面に銅膜を形成した。 プラズマ処理および銅の成膜はバッチ式のRFスパッタ装 置を用いて行った。

【0021】当該ポリイミドフィルムを、スパッタ装置 内の基板ホルダーに設置し、10<sup>-5</sup>torrの圧力まで真空排 気を行った。酸素をマスフローコントローラーを用いて 10sccmでチャンバー内に導入し、圧力を 1.5×10<sup>-2</sup> tor r、RF電力密度1.3Wcm-2で基板ホルダーをカソードとし てプラズマ処理を10分間行った。なお、あらかじめプラ ズマ処理を行ったポリイミドフィルムを取り出し表面粗 さの測定を行ったところ、43nmであった。プラズマ処理 後に酸素のチャンパー内への導入を停止し10-5torrの圧 力まで真空排気を行った。アルゴンガスを10sccmでチャ ンバー内に導入し、圧力を5×10-3 torrとして、RF電力 密度2.5Wcm-2で銅ターゲット電極をカソードとして銅の 成膜を10分間行い、プラズマ処理を行った当該ポリイミ ドフィルム上に膜厚 250nmの銅薄膜を形成した。次に、 当該銅薄膜の上に銅の電解メッキを施すことにより回路 用の銅膜の厚みを35μm とした。このようにして作製さ 50 れたフレキシブル回路基板の90度ピール強度を測定した

40

ところ、1.2kg/cmの値を示し、銅のポリイミドに対する 高い接着性が示された。

#### 【0022】実施例2.

プラズマ処理時間を15分とした以外は、実施例1と同様な条件で試料の作製ならびに試験を行った。プラズマ処理時間を15分とした場合には、該ポリイミドフィルムの表面租さは52nmであった。作製されたフレキシブル回路 基板の90度ピール強度を測定したところ、1.3kg/cmの値を示し、銅のポリイミドに対する高い接着性が示された。

#### 【0023】実施例3

プラズマ処理時間を5分とした以外は、実施例1と同様な条件で試料の作製ならびに試験を行った。プラズマ処理時間を5分とした場合には、該ポリイミドフィルムの表面組さは13nmであった。作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.0kg/cmの値を示し、銅のポリイミドに対する高い接着性が示された

#### 【0024】 実施例4

ポリイミドフィルムとして膜厚が50μm のカプトンV (東レデュポン社製)を用い、片面に銅膜を形成した。 プラズマ処理および銅の成膜はバッチ式のRFスパッタ装 置を用いて行った。

【0025】当該ポリイミドフィルムを、スパッタ装置内の基板ホルダーに設置し、10-5 torrの圧力まで真空排気を行った。酸素をマスフローコントローラーを用いて10sccmでチャンパー内に導入し、圧力を 1.5×10-2 torr、RF電力密度1.3Wcm-2 で基板ホルダーをカソードとしてプラズマ処理を10分間行った。なお、あらかじめプラズマ処理を行ったポリイミドフィルムを取り出し表面粗 30 さの測定を行ったところ、43 nmであった。プラズマ処理後に酸素のチャンバー内への導入を停止し10-5 torrの圧力まで真空排気を行った。アルゴンガスを10sccmでチャンパー内に導入し、圧力を5×10-3 torrとして、RF電力密度2.5Wcm-2 で銅ターゲット電極をカソードとして銅の成膜を10分間行い、プラズマ処理を行った当該ポリイミドフィルム上に膜厚 250nmの銅薄膜を形成した。

【0026】RF 電力の印加を停止した後、ヒーターにより該ポリイミドフィルムを加熱し、200℃、アルゴンガス雰囲気下、5×10<sup>3</sup>torrで1時間熱処理を行った。次に、当該銅薄膜の上に銅の電解メッキを施すことにより回路用の銅膜の厚みを35μmとした。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.6kg/cmの値を示した後基材フィルムが破れ、銅のポリイミドに対する高い接着性が示された。

#### 【0027】実施例5

熱処理時の温度を 250℃とした以外は実施例4と同様な 条件で試料の作製ならびに試験を行った。このようにし て作製されたフレキシブル回路基板の90度ピール強度を 測定したところ 1 6kg/cmの値を示した後期材フェルム が破れ、銅のポリイミドに対する高い接着性が示され た。

#### 【0028】実施例6

熱処理時の温度を 150℃とした以外は実施例4と同様な 条件で試料の作製ならびに試験を行った。このようにし て作製されたフレキシブル回路基板の90度ピール強度を 測定したところ、1.4kg/cmの値を示し、銅のポリイミド に対する高い接着性が示された。

#### 【0029】実施例7

10 熱処理時のアルゴンの圧力を1torrとした以外は実施例4と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.6kg/cmの値を示した後基材フィルムが破れ、銅のポリイミドに対する高い接着性が示された。

#### 【0030】実施例8

ポリイミドフィルムとして膜厚が50μm のカプトンV (東レデュポン社製)を用い、片面に銅膜を形成した。 プラズマ処理および銅の成膜はバッチ式のRFスパッタ装 置を用いて行った。

【0031】当該ポリイミドフィルムを、スパッタ装置内の基板ホルダーに設置し、10<sup>-5</sup> torrの圧力まで真空排気を行った。CF4 および酸素をマスフローコントローラーを用いてそれぞれ10sccmの流量でチャンバー内に導入し、圧力を 0.1torr、RF電力密度1.3\mathbf{W}cm<sup>-2</sup>で基板ホルダーをアノードとしてプラズマ処理を30分間行った。

【0032】なお、あらかじめこの条件でプラズマ処理を行ったポリイミドフィルムを取り出し表面和さの測定を行ったところ、56nmであった。プラズマ処理後にCF430 および酸素のチャンパー内への導入を停止し10-5 torrの圧力まで真空排気を行った。アルゴンガスを10sccmでチャンパー内に導入し、圧力を5×10-3 torrとして、RF電力密度2.5W/cm²で銅ターゲット電極をカソードとして銅の成膜を10分間行い、プラズマ処理を行った当該ポリイミドフィルム上に膜厚250nmの銅薄膜を形成した。次に、当該銅薄膜の上に銅の電解メッキを施すことにより回路用の銅膜の厚みを35μmとした。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.3kg/cmの値を示し、銅のポリイミドに対する高い接着性が示された。

#### 【0033】 実施例 9

プラズマ処理に用いるガスをNF3 および酸素とした以外は、実施例8と同様な条件で試料の作製ならびに試験を行った。プラズマ処理後の該ポリイミドフィルムの表面租さは62nmであった。このようにして作製されたフレキシブル回路基板の90度ビール強度を測定したところ、1.2kg/cmの値を示し、銅のポリイミドに対する高い接着性が示された。

#### 【0034】実施例10

測定したところ、1.6kg/cmの値を示した後基材フィルム 50 スパッタによる銅薄膜成膜時に赤外線ランプヒーターを

(6)

9

用いてポリイミドフィルムの温度を 220℃とした以外は、実施例1と同様な条件でフレキシブル回路基板を作製した。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.6kg/cmの値を示した後基材フィルムが破れ、銅のポリイミドに対する高い接着性が示された。

#### 【0035】実施例11

プラズマ処理に用いるガスを亜酸化窒素とした以外は、 実施例1と同様な条件で試料の作製ならびに試験を行っ た。プラズマ処理を行った後の該ポリイミドフィルムの 10 表面祖さは48nmであった。作製されたフレキシブル回路 基板の90度ピール強度を測定したところ、1.3kg/cmの値 を示し、銅のポリイミドに対する高い接着性が示され た。

#### 【0036】 実施例12

プラズマ処理時間を1分とした以外は、実施例1と同様な条件で試料の作製ならびに試験を行った。プラズマ処理時間を1分とした場合には、該ポリイミドフィルムの表面租さは8nmであった。作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.0kg/cmの値 20を示し、銅のポリイミドに対する高い接着性が示された。

## 【0037】実施例13

鍋薄膜の成膜を行った後のポリイミドフィルムを加熱する際の温度を300℃とした以外は、実施例4と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.5kg/cmの値を示した後基材フィルムが破れ、鍋のポリイミドに対する高い接着性が示された。

## 【0038】実施例14

G 解消膜の成膜を行った後のポリイミドフィルムを加熱する際の温度を400℃とした以外は、実施例4と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.4kg/cmの値を示した後基材フィルムが破れ、網のポリイミドに対する高い接着性が示された。

#### 【0039】 実施例15

鋼薄膜成膜時のポリイミドフィルムの加熱温度を400℃ とした以外は、実施例10と同様な条件で試料の作製なら びに試験を行った。このようにして作製されたフレキシ ブル回路基板の90度ピール強度を測定したところ、1.4k g/cmの値を示した後基材フィルムが破れ、銅のポリイミ ドに対する高い接着性が示された。

#### 【0040】 実施例16

スパッタ成膜を行う金属をチタンとし、スパッタターゲットにチタンを用い、成膜時間を18分としてチタン層を100nm成膜したこと以外は実施例1と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル同路基板の90度ピール強度を測定したところ、1.3kg/cmの値を示し鍋のポリイミドに対する高い50

接着性が示された。

#### 【0041】実施例17

スパッタ成膜を行う金属をニッケルとし、スパッタターゲットにニッケルを用い、成膜時間を20分としてニッケル層を300m成膜したこと以外は実施例 1 と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.3kg/cmの値を示し銅のポリイミドに対する高い接着性が示された。

#### 【0042】実施例18

スパッタ成膜を行う金属をモリブデンとし、スパッタターゲットにモリブデンを用い、成膜時間を20分としてモリブデン層を200m成膜したこと以外は実施例1と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ビール強度を測定したところ、1.3kg/cmの値を示し銅のポリイミドに対する高い接着性が示された。

#### 【0043】実施例19

スパック成膜を行う金属をコバルトとし、スパックターゲットにコバルトを用い、成膜時間を21分としてコバルト層を300nm成膜したこと以外は実施例 1 と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.4kg/cmの値を示し銅のポリイミドに対する高い接着性が示された。

## 【0044】実施例20

スパッタ成膜を行う金属を鋼ーシリコン合金(シリコン lwt%)し、スパッタターゲットに鋼ーシリコン合金(シリコンlwt%)を用い、成膜時間を10分として鋼ーシリコン合金(シリコンlwt%)を250nm成膜したこと以外は実施例1と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.2kg/cmの値を示した鋼のポリイミドに対する高い接着性が示された。

## 【0045】実施例21

スパッタにより銅薄膜の成膜を行った後に、オートクレーブ中、乾燥窒素 5 気圧 3 5 0 ℃で一時間熱処理を行ったこと以外は実施例 1 と同様な条件で試料の作製ならびに試験を行った。このようにして作製されたフレキシブル回路基板の90度ピール強度を測定したところ、1.7kg/cmの値を示した後に基材フィルムが破れ、銅のポリイミドに対する高い接着性が示された。

#### 【0046】比較例1

プラズマ処理に用いるガスをアルゴンガスとし、プラズマ処理時間を60分とした以外は実施例1と同様な条件でフレキシブル回路基板の作製および試験を行った。プラズマ処理時間後の該ポリイミドフィルムの表面租さは19 mmであった。作製されたフレキシブル回路基板の90度ピール強度を測定したところ、0.2kg/cmの値を示し、絹のポリイミドに対する高い接着性は示されなかった。

30

【0047】比較例2

ポリイミドフィルムとして膜厚が50μm のカプトンV (東レデュポン社製)を用い、片面に銅膜を形成した。 プラズマ処理および銅の成膜はバッチ式のRFスパッタ装 置を用いて行った。

【0048】当該ポリイミドフィルムを、スパッタ装置 内の基板ホルダーに設置し、10-5 torrの圧力まで真空排 気を行った。酸素をマスフローコントローラーを用いて 1 0 sccmでチャンバー内に導入し、圧力を 1.5×10-2 to rr、RF電力密度1.3Wcm<sup>-2</sup>で基板ホルダーをカソードとし 10 プラズマ処理を行わずに銅薄膜を成膜したこと以外は, てプラズマ処理を10分間行った。なお、あらかじめプラ ズマ処理を行ったポリイミドフィルムを取り出し表面和 さの測定を行ったところ、43nmであった。

【0049】プラズマ処理後に酸素のチャンバー内への 導入を停止し10-5 torrの圧力まで真空排気を行った。ア ルゴンガスを10sccmでチャンバー内に導入し、圧力を5 ×10-3 torrとして、RF電力密度2. 5W/cm2 で銅ターゲット 電極をカソードとして銅の成膜を10分間行い、プラズマ 処理を行った当該ポリイミドフィルム上に膜厚 250nmの 銅薄膜を形成した。

【0050】当該フィルムをRFスパッタ装置より取りだ し、減圧乾燥機中で1torr、 150℃の条件で一時間熱処 理を行った。減圧操作には、ロータリーポンプを用いて 大気雰囲気、大気圧から 1 torrへ減圧した。次に、当該 銅薄膜の上に銅の電解メッキを施すことにより回路用の 銅膜の厚みを35μm とした。このようにして銅薄膜を形 成後、非酸化性雰囲気ではない、空気中で熱処理するこ とにより作製されたフレキシブル回路基板の90度ピール

12

強度を測定したところ、0.8kg/cmの値を示し、銅のポリ イミドに対する高い接着性は全く示されなかった。

【0051】比較例3

熱処理時に酸素を用いた以外は実施例7と同様な条件で フレキシブル回路基板の作製および試験を行った。この ようにして作製されたフレキシブル回路基板の90度ピー ル強度を測定したところ、0.7kg/cmの値を示し、銅のポ リイミドに対する高い接着性は示されなかった。

【0052】比較例4

実施例1と同様な条件でフレキシブル回路基板の作製を 行った。プラズマ処理を行わなかった場合には、ポリイ ミドフィルムの表面粗さは2nmであった。このようにし て作製されたフレキシブル回路基板の90度ピール強度を 測定したところ、0.1kg/cmの値を示し、銅のポリイミド に対する高い接着性は示されなかった。

【0053】比較例5

プラズマ処理を行わずに銅薄膜を成膜したこと以外は、 実施例10と同様な条件でフレキシブル回路基板の作製 を行った。プラズマ処理を行わなかった場合には、ポリ イミドフィルムの表面粗さは2nmであった。このように して作製されたフレキシブル回路基板の90度ピール強度 を測定したところ、0.4kg/cmの値を示し、銅のポリイミ ドに対する高い接着性は示されなかった。

以上の、実施例および比較例を表1にまとめた。

[0054]

【表1】

表!

14

	プラズマ	RMS	成膜条件						
	処理ガス	(1111)	成膜金属 成膜温度 (℃)		雰囲気 (torr)		時間 温度 (hr) (°C)		ピール 強度 (kg/cn)
実施例1	酸素	43	銅	_	_	_	1	_	1. 2
実施例2	酸素	52	銅		_	_	-	<u> </u>	1. 3
実施例3	酸素	13	銅	_	_	_	ı	_	1. 0
実施例 4	酸業	43	銅		7657	5×10 <sup>-3</sup>	1	200	>1.6
実施例 5	酸素	43	銅		フルゴン	5×10-3	1	250	>1.6
実施例 6	酸素	43	銅	_	フルゴン	5×10 <sup>-2</sup>	1	150	1.4
実施例 7	酸栗	43	銅	_	フルゴン	1	1	200	>1.6
実施例 8	CF4 酸素	56	絧						1.3
実施例 9	NP。酸素	82	銅	_	_		_	_	1.2
実施例10	酸素	43	銅	220			_	_	)L6
実施例11	N <sub>2</sub> O	48	銅	_		_			1.3
実施例12	酸素	8	銅				_		1.0
実施例13	酸素	43	銅		7かゴン	5×10 <sup>-3</sup>	1	300	>1.5
実施例14	酸素	43	銅		くたれて	5×10-*	1	400	>1.4
実施例15	酸素	43	銅	400					>1.4
実施例16	酸素	43 -	<del>1</del> 92						1.3
実施例17	酸素	43	二十九					_	1.3
実施例18	政素	43	モリブテン	_			_		1.3
実施例19	酸素	43	नगर।	_			<u> </u>	<u> </u>	1.4
実施例20	酸素	43	銅ーシリコン	_			_		1.2
実施例21	酸素	43	銅	_	空案	3800	1	350	>1.7
比較例 1	てルゴン	19	錭			_	_	_	0.2
比較例 2	酸素	43	鋼	_	定気	1	1	150	0.8
比較例3	酸素	43	氨		酸素	5×10 <sup>-3</sup>	1	200	0.7
比较例4	_	2	銅	_	-			_	0.1
比較例 5	_	2	銅	220		_		_	0.4

## [0055]

かにされたように、本発明により作製されたフレキシブ ル回路基板は、金属薄膜とポリイミド基材の密着性に優 れ、従来作製困難であったピール強度1.0kg/cm以上の値 を容易に得ることが可能であることが分かった。即ち、

本発明は金属薄膜とポリイミドフィルムの密着性に優れ 【発明の効果】以上の実施例および比較例によって明ら 40 るフレキシブル回路基板を提供するとともに、金属薄膜 の数10μm 以下の微細加工に優れたフレキシブル回路基 板を提供するものであり、電気、電子および半導体産業 における微細加工を可能にする技術を提供する、極めて 有用な発明である。

(9)

特開平9-51163

フロントページの続き

(51) Int. C1. 6

識別記号 广内整理番号

FΙ

技術表示箇所

// CO8L 79:00

(72) 発明者 福田 信弘

神奈川県横浜市栄区笠間町1190番地 三井

東圧化学株式会社内